GUÍA DOCENTE ABREVIADA DE LA ASIGNATURA

G650 - Organización de Computadores

Grado en Ingeniería Informática

Curso Académico 2023-2024

1. DATOS IDENTIFICATIVOS					
Título/s	Grado en Ingeniería Informática			Tipología v Curso	Obligatoria. Curso 2
Centro	Facultad de Ciencias				
Módulo / materia	MATERIA ESTRUCTURA DE COMPUTADORES MÓDULO OBLIGATORIO				
Código y denominación	G650 - Organización de Computadores				
Créditos ECTS	6	Cuatrimestre		Cuatrimestral (2)	
Web	https://personales.unican.es/bosquejl/				
Idioma de impartición	Español	English friendly	No	Forma de impartición	Presencial

Departamento	DPTO. INGENIERÍA INFORMÁTICA Y ELECTRÓNICA
Profesor responsable	JOSÉ LUIS BOSQUE ORERO
E-mail	joseluis.bosque@unican.es
Número despacho	Facultad de Ciencias. Planta: + 3. DESPACHO - COORDINACION NUEVO PLAN ESTUDIOS FAC. C (3017)
Otros profesores	BORJA PEREZ PAVON

3.1 RESULTADOS DE APRENDIZAJE
- Conocer los principios básicos de la arquitectura von Neumman que rige los computadores actuales.
- Comprender la estructura y el funcionamiento de un computador sencillo, y ser capaces de realizar sus propios diseños.
- Asimilar los principios de diseño y utilización de los repertorios de instrucciones de bajo nivel de los computadores, y su impacto en las decisiones de diseño, en el coste y en el rendimiento de los computadores.
- Iniciarse en las técnicas y modelos de evaluación del rendimiento de computadores que les permitan analizar, comprender y comparar diferentes modelos y arquitecturas de computador.
- Ser capaces de relacionar como los conceptos básicos influyen en la mejora del rendimiento del computador.
- Comprender el problema de consumo y su impacto en el diseño de computadores.
- Entender el concepto de jerarquía de memoria para minimizar los efectos derivados del creciente distanciamiento entre la ubicación de los datos e instrucciones y el procesador.
- Comprender el concepto de memoria virtual y su razón de ser. Conocer qué clase de qué soporte hardware debemos disponer para minimizar su impacto en el rendimiento del acceso a memoria.
- Asimilar el concepto de segmentación y como permite mejorar la productividad del procesador, y los problemas derivados de esta técnica.
- Conocer las características y los componentes de los sistemas informáticos actuales.
- Ser capaces de resolver problemas con iniciativa, toma de decisiones y creatividad.
- Ser capaces de interpretar documentación técnica relacionada con la Ingeniería de Computadores.
- Aprender a adquirir conocimientos de forma autónoma.

4. OBJETIVOS

Esta asignatura se centra en el estudio de la estructura física de los computadores, asi como en el análisis de su rendimiento y consumo energético. Está planteada como una continuación de la asignatura “Estructura de Computadores” estudiada en el 1º cuatrimestre del 2º curso del grado. Apoyándose en los conceptos aprendidos de los cursos anteriores, completará el estudio en profundidad de las unidades funcionales que componen un computador actual, su modo de funcionamiento y su rendimiento. En concreto se centra en los siguientes grandes bloques:

1. Comprender que factores influyen en el rendimiento y el consumo energético de los computadores. Entender los aspectos hardware y software que intervienen en estos factores. Familiarizarse con la medida de rendimiento y consumo energético de los computadores y entender la representatividad de los bancos de pruebas. Ser capaces de relacionar como las decisiones de diseño básicas influyen en la mejora del rendimiento del computador.
2.- Ser conocedores de los condicionantes tecnológicos y los efectos de su evolución heterogénea entre diversos elementos del computador. En particular se deberá entender como el sistema de memoria debe organizarse de forma jerárquica para minimizar los efectos derivados del creciente distanciamiento entre la ubicación de los datos e instrucciones y el procesador. Comprender el concepto de memoria virtual y su razón de ser. Conocer el soporte hardware necesario para minimizar su impacto en el rendimiento del acceso a memoria.
3. Diseñar un procesador sencillo monociclo, para un repertorio reducido de instrucciones, tanto la Unidad de Control como la Unidad de Procesamiento. Estudiar los circuitos lógicos que lo componen así como la interconexión entre ellos. Comprender cómo se pueden añadir nuevas instrucciones que permitan mejorar el rendimiento o simplificar la programación. Analizar cómo las diferentes decisiones de diseño afectan a su rendimiento y consumo energético de dicho procesador.
4. Afrontar la mejora de rendimiento del procesador partiendo de una arquitectura ya concomida. Familiarizarse con el concepto de segmentación, así como con los procesadores superescalares y como permite mejorar la productividad del procesador. Comparar los resultados y costes de implementación con alternativas ya conocidas. Entender la intima relación que existe entre el hardware y el software en la búsqueda del rendimiento óptimo.
5. Introducirse en las arquitecturas de alto rendimiento actuales como son SIMD y vectoriales, arquitectura Multi-Threading, multicores, clusters y GPUs. Estos sistemas permiten un aumento en las prestaciones del computador y en la actualidad se han convertido en sistemas comerciales. Por este motivo es importante que todo alumno de ingeniería informática tenga al menos un primer contacto con estos conceptos.

6. ORGANIZACIÓN DOCENTE	
	CONTENIDOS
1	Tema 1: Rendimiento y consumo energético de Computadores. 1.1 Definición de rendimiento de computadores. 1.2 Métricas de rendimiento. 1.3 Ecuación de prestaciones de CPU 1.4 Programas de prueba o benchmarking. 1.5 Consumo de potencia y Energía Ejercicios y problemas
2	Tema 2: Jerarquía de memoria 2.1. Concepto de Jerarquía de Memoria 2.2 Conceptos Básicos. 2.3. Memoria Cache. 2.4 Rendimiento de la Memoria Cache 2.5 Memoria Virtual. Ejercicios y problemas
3	Tema 3: El procesador: Camino de Datos y de Control. 3.1 Definición de Conceptos Básicos. 3.2 Formato del Repertorio de Instrucciones. 3.3 Diseño del Camino de Datos. 3.4 Diseño de la Unidad de Control. 3.5 Integración del Camino de Datos y la Unidad de Control.. 3.6 Problemas del procesador Monociclo: Camino crítico Ejercicios y problemas
4	Tema 4: Procesadores Segmentados. 4.1 Procesamiento segmentado de instrucciones 4.2 Segmentación del camino de datos. 4.3 Control del procesador segmentado. 4.4 Problemas de la segmentación. 4.5 Dependencias de datos y anticipación. 4.6 Dependencias de datos y bloqueos. 4.7 Riesgos de control: saltos 4.8 Paralelismo a nivel de instrucción. Ejercicios y problemas.
5	Tema 5. Arquitecturas Paralelas 5.1 Introducción 5.2 SIMD y Procesamiento Vectorial 5.3 Ejecución Multihilo en Hardware 5.4 Multiprocesadores de Memoria Compartida 5.5 Multiprocesadores de Memoria Distribuida o Clusters 5.6 Introduccion a las Unidades de Procesamiento Grático

7. MÉTODOS DE LA EVALUACIÓN

Descripción	Tipología	Eval. Final	Recuper.	%
Prácticas de Laboratorio	Evaluación en laboratorio	No	Sí	30,00
Examen final	Examen escrito	Sí	Sí	40,00
Examen Parcial	Examen escrito	No	Sí	30,00
TOTAL				100,00

Observaciones

La nota de prácticas y de Evaluación continua se guarda para la convocatoria extraordinaria, dentro del mismo curso académico.

A los alumnos con nota de prácticas superior a 4.0, se les guardará la nota un año académico. Si en dicho año no superan la asignatura, en el siguiente curso deberán repetir las prácticas.

Criterios de evaluación para estudiantes a tiempo parcial

Los alumnos a tiempo parcial podrán acogerse a la evaluación continua ordinaria o bien a una prueba única que incluirá un examen de teoría más un examen práctico en el laboratorio.

8. BIBLIOGRAFÍA Y MATERIALES DIDÁCTICOS

BÁSICA

Digital design and computer architecture. Sarah L. Harris, David Money Harris. Waltham, Morgan Kaufmann, cop. 2016. ISBN: 978-0-12-800056-4

Esta es la Guía Docente abreviada de la asignatura. Tienes también publicada en la Web la información más detallada de la asignatura en la Guía Docente Completa.